

Tanner 產品特色

- 支援類比/混合信號及微機電領域的 IC 佈局及驗證
- 提供 C/TCL 兩種語言的可程式化的佈局環境
- T-Cell 提供參數化單元 (Parameterized Cell) 的建立
- 對應操作 (Cross Probing): 自動對應電路圖(Schematic)及佈局圖(Layout)
- 標準元件庫繞線工具(Standard Cell Place & Route)
- Schematic Driven Layout
 - ◆ 自動產生飛線(Flyline)
 - ◆ 自動繞線工具 (SDL Router)
- LVL (Layout vs. Layout) 佈局差異性比對
- 互動式 DRC (Interactive DRC) 於 Layout 過程中檢查是否違反設計規範
- 提供標準的實體驗證工具，DRC/LVS/PX (2D/3D Parasitics Extraction)
- 支援 Third-party Tools :
 - ◆ Virtuoso®/Laker® 佈局軟體之 Technology file 及 Display file
 - ◆ Calibre® /Dracula®/Assura® DRC Command files
 - ◆ EVI 介面直接支援 Calibre®驗證及 RVE 除錯環境
- Linux®及 Windows® 雙設計平台，檔案彼此相容
- 支援將 DXF/Gerber 檔轉換成 GDSII 或 GDSII 轉換成 DXF/Gerber 檔

課程目標

此門課程將介紹 Tanner EDA 的佈局及驗證軟體 L-Edit。學員藉由參與此項課程，將可熟悉 L-Edit 在 IC 佈局應用上的強大功能及易學易懂的使用者操作介面，進而改善 Layout 相關的工作效率

課程內容

- 載入及輸出 Layout Database，例：TDB、GDSII 圖檔
- Virtuoso Technology File 設定及輸入
- Design Navigator 的使用方式
- 圖層(Layer)的管理及設定方法
- 基本繪圖功能說明，例：多邊形、圓形、線操作，物件映射、翻轉及移動
- 進階 Layout 編輯功能，例：基準點 (Base point)，物件吸附 (Object snap)，對齊工具 (Alignment Tool) 的演練
- 利用 Boolean 運算生成新的圖層(Derived Layer)

建議學員背景

初步接觸 L-Edit 的工程人員

上課地點：

恆逸資訊新竹教育訓練中心
地址：新竹市光復路二段 265 號 3 樓
電話：(03) 572-3322
傳真：(03) 574-5738

